

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
федеральное государственное бюджетное образовательное учреждение
высшего образования
«Тольяттинский государственный университет»

Б1.В.ДВ.04.02
(индекс дисциплины)

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

Основы микроэлектроники

(наименование дисциплины)

по направлению подготовки

11.03.04 Электроника и нанoeлектроника

направленность (профиль)

Электроника и робототехника

Форма обучения: очная

Год набора: 2026

Общая трудоемкость: 5 ЗЕ

Распределение часов дисциплины по семестрам

Семестр	6	Итого
Форма контроля	Зачет с оценкой	
Вид занятий		
Лекции	16	16
Лабораторные	32	32
Практические		
Руководство: курсовые работы (проекты) / РГР		
Промежуточная аттестация	0,25	0,25
Контактная работа	48,25	48,25
Самостоятельная работа	131,75	131,75
Контроль		
Итого	180	180

Рабочую программу составил:

профессор, доцент, д.т.н. Певчев В.П.

(должность, ученое звание, степень, Фамилия И.О.)

(должность, ученое звание, степень, Фамилия И.О.)

Рецензирование рабочей программы дисциплины:

☒

Отсутствует

☐

Рецензент

(должность, ученое звание, степень, Фамилия И.О.)

Рабочая программа дисциплины составлена на основании ФГОС ВО и учебного плана направления подготовки (специальности)

11.03.04 Электроника и микроэлектроника

Срок действия рабочей программы дисциплины до «31» августа 2030 г.

УТВЕРЖДЕНО

На заседании кафедры

Промышленная электроника

(протокол заседания № 5 от «11» декабря 2025г.).

1. Цель освоения дисциплины

Цель освоения дисциплины – изучение студентами характеристик, параметров и основ проектирования и применения интегральных микросхем (ИМС).

2. Место дисциплины в структуре ОПОП ВО

Данная дисциплина относится к блоку 1 «Дисциплины (модули)» направления подготовки 11.03.04 «Электроника и нанoeлектроника», профиль «Электроника и робототехника», к части, формируемой участниками образовательных отношений.

Дисциплины и практики, на освоении которых базируется данная дисциплина: «Физика», «Электротехнические материалы», «Основы электронной техники», «Полупроводниковые приборы».

Дисциплины и практики, для которых освоение данной дисциплины необходимо как предшествующее: Электронные промышленные устройства; Основы микропроцессорной техники.

3. Планируемые результаты обучения по дисциплине (учебному курсу), соотнесенные с планируемыми результатами освоения образовательной программы

Формируемые и контролируемые компетенции (код и наименование)	Индикаторы достижения компетенций (код и наименование)	Планируемые результаты обучения
ПК-5. Способен разрабатывать проектную и техническую документацию, оформлять законченные проектно-конструкторские работы	ИД-1 ПК-5 Знает принципы построения технического задания при разработке электронных блоков;	Знать: основные требования ЕСКД на проектную и техническую документацию по аналоговым и цифровым электронным устройствам
	ИД-2ПК-5 Умеет использовать нормативные и справочные данные при разработке проектно-конструкторской документации;	Уметь: создавать проектную и техническую документацию по аналоговым и цифровым электронным устройствам
	ИД-3ПК-5 Владеет навыками оформления проектно-конструкторской документации в соответствии со стандартами.	Владеть: практическими навыками работы с программными пакетами сквозного проектирования в электронике

4. Структура и содержание дисциплины

Модуль (раздел)	Вид учебной работы	Наименование тем занятий (учебной работы)	Семестр	Объем, ч.	Баллы	Интерактив, ч.	Формы текущего контроля (наимено- вание оценочного средства)
Модуль №1	Лек1	Лекция №1	6	2		-	
Модуль №2	Лаб1	Лабораторное занятие №1	6	2		-	
Модуль №1	Ср1	Самостоятельное изучение материала №1	6	22		-	
Модуль №2	Ср2	Самостоятельное изучение материала №2	6	22	4	-	
Модуль №2	Лаб1а	Лабораторное занятие № 1а	6	2		-	
Модуль №1	Лек2	Лекция №2	6	2	10	-	Контрольная работа
Модуль №2	Лаб1б	Лабораторное занятие № 1б.	6	2		-	
Модуль №2	Ср3	Самостоятельное изучение материала №3	6	22	6	-	
Модуль №2	Лаб1в	Лабораторное занятие № 1в	6	2		-	
Модуль №2	Лек3	Лекция №3	6	2		-	
Модуль №2	Лаб1г	Лабораторное занятие № 1г	6	2		-	
Модуль №2	Лаб1д	Лабораторное занятие № 1д	6	2		-	
Модуль №2	Лек4	Лекция №4	6	2		-	
Модуль №2	Лаб1е	Лабораторное занятие № 1е	6	2		-	
Модуль №2	Лаб1ж	Лабораторное занятие № 1ж	6	2		-	
Модуль №2	Лек5	Лекция №5	6	2	10	-	Контрольная работа
Модуль №3	Ср5	Самостоятельное изучение материала №4	6	22	8	-	
Модуль №2	Лаб1з	Лабораторное занятие № 1з	6	2	12	-	Лабораторная работа
Модуль №3	Ср3	Самостоятельное изучение материала №5	6	22		-	
Модуль №3	Лаб2а	Лабораторное занятие № 2а	6	2		-	
Модуль №3	Лек6	Лекция №6	6	2	10	-	Контрольная работа
Модуль №3	Лаб2б	Лабораторное занятие № 2б	6	2		-	
Модуль №3	Лаб2в	Лабораторное занятие № 2в	6	2		-	
Модуль №3	Лаб2г	Лабораторное занятие № 2г	6	2		-	
Модуль №4	Ср6	Самостоятельное изучение материала №6	6	21,75	8	-	
Модуль №4	Лек7	Лекция №7	6	2		-	

Модуль (раздел)	Вид учебной работы	Наименование тем занятий (учебной работы)	Семестр	Объем, ч.	Баллы	Интерактив, ч.	Формы текущего контроля (наимено- вание оценочного средства)
Модуль №3	Лаб2д	Лабораторное занятие № 2д	6	2		-	
Модуль №3	Лаб2е	Лабораторное занятие № 2е	6	2		-	
Модуль №3	Лаб2ж	Лабораторное занятие № 2ж	6	2	12	-	Лабораторная работа
Модуль №4	Лек8	Лекция №8	6	2	10	-	Контрольная работа
		Посещаемость	6		10		
	ПА		6	0,25			
Итого:				180	100		

Схема расчета итогового балла стандартная: полусумма результата теста, проводимого через ОТ, и баллов по всем учебным мероприятиям, предусмотренным в курсе.

5. Образовательные технологии

На лекционных занятиях используется традиционная образовательная технология в виде чтения лекций.

Консультации по курсовой работе проводятся в интерактивной форме - в виде проблемных семинаров.

При выполнении и защите лабораторных работ применяется технология критического мышления, при которой студенты проверяют и анализируют полученную информацию в ходе сравнения экспериментальных данных с полученными компьютерным моделированием.

6. Методические указания по освоению дисциплины

7. Оценочные средства

7.1. Паспорт оценочных средств

Семестр	Код контролируемой компетенции (или ее части)	Наименование оценочного средства
6	ПК-5	Тестовые задания Отчеты по лабораторным работам Проект Вопросы к зачету

7.2. Типовые задания или иные материалы, необходимые для текущего контроля

7.2.1. Контрольные работы

Тема 1 Технологические процессы интегральной электронной компонентной базы

- 1 Показатели технологичности микросхем.
- 2 Способы электрической изоляции элементов полупроводниковых ИМС
- 3 Технология изготовления биполярных NPN- транзисторов ИМС.
- 4 Технология изготовления PNP- транзисторов ИМС.
- 5 Технология изготовления ИМС с транзисторами Шоттки.
- 6 Технология изготовления полевых транзисторов с затвором, изолированным от канала: р-п- переходом, диэлектриком, переходом металл - полупроводник
- 7 Электрическая изоляция элементов полупроводниковых ИМС диффузией к подложке обратнсмещённым переходом
- 8 Электрическая изоляция элементов полупроводниковых ИМС диффузией к коллектору
- 9 Способы электрической изоляции элементов полупроводниковых ИМС диэлектриком
- 10 Технологическая операция высокотемпературной эпитаксии
- 11 Технологическая операция диффузии
- 12 Технологическая операция ионного легирования
- 13 Технологическая операция молекулярно-лучевой эпитаксии
- 14 Технология изготовления полевых транзисторов с затвором, изолированным от канала: р-п- переходом
- 15 Технология изготовления полевых транзисторов с затвором, изолированным от канала: диэлектриком
- 16 Технология изготовления полевых транзисторов с затвором, изолированным от канала: переходом металл - полупроводник
- 17 Электрическая комбинированная изоляция элементов полупроводниковых микросхем диэлектриком и обратнсмещённым р-п- переходом.

Тема 2 Основы проектирования микросхем. Технология РТЛ, ДТЛ, ТТЛ, ЭСЛ, ИИЛ, МОП, КМОП и МЕР логики базы

- 1 Технология изготовления базовых элементов РТЛ.

- 2 Технология изготовления базовых элементов ДТЛ.
- 3 Технология изготовления базовых элементов высокопороговой ДТЛ.
- 4 Технология изготовления базовых элементов малосигнальной ТТЛ
- 5 Технология изготовления базовых элементов ТТЛШ.
- 6 Технология изготовления базовых элементов ЭСЛ для ИМС
- 7 Технология изготовления базовых элементов малосигнальной ЭСЛ.
- 8 Технология изготовления базовых элементов n-МОП логики.
- 9 Технология изготовления базовых элементов логики с инжекционным питанием.
- 10 Технология изготовления базовых элементов КМОП логики.
- 11 Технология изготовления базовых элементов MeП логики.

Тема 3 Схемотехника каскадов усиления напряжения, входных и выходных каскадов, источников тока, преобразователей уровня напряжения

- 1 Основные характеристики и параметры аналоговых ИМС.
- 2 Схемотехника входных каскадов аналоговых ИМС (дифференциальные усилители).
- 3 Схемотехника выходных каскадов аналоговых ИМС (однотактные и двухтактные).
- 4 Схемотехника преобразователей уровня напряжения и источников тока.
- 5 Схемотехника каскадов усиления напряжения в аналоговых ИМС, коррекция АЧХ.
- 6 Схемотехника однотактных выходных каскадов аналоговых ИМС
- 7 Схемотехника двухтактных выходных каскадов аналоговых ИМС
- 8 Схемотехника преобразователей уровня напряжения
- 9 Схемотехника источников тока в ИМС
- 10 Полная коррекция АЧХ. усилителя
- 11 Частичная коррекция АЧХ. усилителя
- 12 Эффект расщепления фаз

Тема 4 Основы функциональной электроники

- 1 Структура и принцип действия приборов с зарядовой связью.
- 2 Структура и принцип действия приборов на поверхностных акустических волнах.
- 3 Структура и принцип действия приборов на цилиндрических магнитных доменах
- 4 Функциональные схемы и классификация микросхем памяти.
- 5 Ячейки микросхем памяти динамического типа (ОЗУ, ПЗУ).
- 6 Ячейки микросхем памяти статического типа (СОЗУ) на биполярных транзисторах.
- 7 Ячейки микросхем памяти статического типа (СОЗУ) на полевых транзисторах.

По истечении одного учебного часа подготовки студент сдаёт письменный ответ по заданному ему варианту

Критерии оценки:

Оценка «10 баллов» выставляется студенту, если в письменном ответе не содержится ни одной ошибки. Каждая ошибка снижает итоговый балл контрольной работы на единицу.

7.2.2. Лабораторные работы:

Лабораторная работа №1 «Масштабируемые усилители»

Отчёты по лабораторной работе оформляются в соответствии с ЕСКД и принятыми на кафедре требованиями к оформлению отчётов

1. Титульный лист с указанием номера группы и ФИО студента и преподавателя;
2. Цель работы;
3. Программа проводимых испытаний;
4. Схемы исследуемых устройств (схем);
5. Таблицы с экспериментальными данными;
6. Графики, построенные по экспериментальным данным и осциллограммы сигналов;
7. Выводы по результатам исследований.
8. Список использованной литературы.

Вопросы для защиты лабораторной работы

1. Запишите выражения, по которым определяются коэффициент усиления, входное и выходное сопротивления инвертирующего и неинвертирующего усилителей.
2. Допущения, принимаемые при анализе масштабируемых усилителей.
3. Вид АЧХ масштабируемого усилителя, ОУ.
4. Какие факторы влияют на снижение коэффициента усиления в области низких и высоких частот?
5. Как ООС влияет на полосу пропускания масштабного усилителя? Почему так?
6. Назначение элементов использованных в работе схем.

Лабораторная работа №2 «Исследование микросхем транзисторно - транзисторной логики»

Отчёты по лабораторной работе оформляются в соответствии с ЕСКД и принятыми на кафедре требованиями к оформлению отчётов

1. Титульный лист с указанием номера группы и ФИО студента и преподавателя;
2. Цель работы;
3. Программа проводимых испытаний;
4. Схемы исследуемых устройств (схем);
5. Таблицы с экспериментальными данными;
6. Графики, построенные по экспериментальным данным и осциллограммы сигналов;
7. Выводы по результатам исследований.
8. Список использованной литературы.

Вопросы для защиты лабораторной работы

1. Зарисовать схему инвертора ТТЛ 155 серии и объяснить назначение элементов схемы R1, R2, R3, R4, VD.
2. Указать режимы работы транзисторов схемы при любом напряжении на входе в диапазоне 0 — E.
3. Объяснить вид входной, передаточной и выходных характеристик логических элементов 155 серии.
4. На какие параметры логических элементов и как влияет величина сопротивления резистора R3.

Процедура оценивания лабораторных работ № 1 и 2

Вопросы для защиты лабораторных работ приведены в методическом пособии. Лабораторная работа считается зачтённой при условии выполнения указанных в пособии разделов, правильности экспериментальных и полученных компьютерным моделированием данных, а также правильных ответов на вопросы по теории, соответствующие теме лабораторной работы. В случае неправильных ответов защита отчёта повторяется. Количество повторов ограничено лишь временем лабораторных занятий.

Критерии оценки:

Оценка «12 баллов» выставляется студенту при условии выполнения указанных в пособии разделов, правильности полученных данных, а также если даны правильные ответы на вопросы по теории, соответствующие теме лабораторной работы (два вопроса). Если не даны правильные ответы на вопросы по теории, соответствующие теме лабораторной работы защита отчёта может быть повторена со снижением оценки на 1 балл (в итоге не менее 2).

7.3. Оценочные средства для промежуточной аттестации по итогам освоения дисциплины

7.3.1. Вопросы к промежуточной аттестации

Семестр 6

№ п/п	Вопросы к зачету
1	Показатели технологичности микросхем.
2	Способы электрической изоляции элементов полупроводниковых ИМС

№ п/п	Вопросы к зачету
3	Технология изготовления биполярных NPN- транзисторов ИМС.
4	Технология изготовления PNP- транзисторов ИМС.
5	Технология изготовления ИМС с транзисторами Шоттки.
6	Технология изготовления полевых транзисторов с затвором, изолированным от канала: р-п-переходом, диэлектриком, переходом металл - полупроводник
7	Электрическая изоляция элементов полупроводниковых ИМС диффузией к подложке обрат-носмещённым переходом
8	Электрическая изоляция элементов полупроводниковых ИМС диффузией к коллектору
9	Способы электрической изоляции элементов полупроводниковых ИМС диэлектриком
10	Технологическая операция высокотемпературной эпитаксии
11	Технологическая операция диффузии
12	Технологическая операция ионного легирования
13	Технологическая операция молекулярно-лучевой эпитаксии
14	Технология изготовления полевых транзисторов с затвором, изолированным от канала: р-п-переходом
15	Технология изготовления полевых транзисторов с затвором, изолированным от канала: ди-электриком
16	Технология изготовления полевых транзисторов с затвором, изолированным от канала: пере-ходом металл - полупроводник
17	Технология изготовления базовых элементов РТЛ.
18	Технология изготовления базовых элементов ДТЛ.
19	Технология изготовления базовых элементов высокопороговой ДТЛ.
20	Технология изготовления базовых элементов малосигнальной ТТЛ
21	Технология изготовления базовых элементов ТТЛШ.
22	Технология изготовления базовых элементов ЭСЛ для ИМС
23	Технология изготовления базовых элементов малосигнальной ЭСЛ .
24	Технология изготовления базовых элементов n-МОП логики.
25	Технология изготовления базовых элементов логики с инжекционным питанием.
26	Технология изготовления базовых элементов КМОП логики.
27	Технология изготовления базовых элементов MeП логики.
28	Основные характеристики и параметры аналоговых ИМС.
29	Схемотехника входных каскадов аналоговых ИМС (дифференциальные усилители).
30	Схемотехника выходных каскадов аналоговых ИМС (однотактные и двухтактные).
31	Схемотехника преобразователей уровня напряжения и источников тока.
32	Схемотехника каскадов усиления напряжения в аналоговых ИМС, коррекция АЧХ.
33	Схемотехника однотактных выходных каскадов аналоговых ИМС
34	Схемотехника двухтактных выходных каскадов аналоговых ИМС
35	Схемотехника преобразователей уровня напряжения
36	Схемотехника источников тока в ИМС
37	Полная коррекция АЧХ. усилителя
38	Частичная коррекция АЧХ. усилителя
39	Эффект расщепления фаз
40	Характеристики и параметры логических ИМС.
41	Схемотехника изготовления базовых элементов РТЛ.
42	Схемотехника базовых элементов ДТЛ.
43	Схемотехника базовых элементов высокопороговой ДТЛ.
44	Схемотехника базовых элементов малосигнальной ТТЛ
45	Схемотехника базовых элементов ТТЛШ.
46	Схемотехника базовых элементов ЭСЛ для ИМС

№ п/п	Вопросы к зачету
47	Схемотехника базовых элементов малосигнальной ЭСЛ .
48	Схемотехника базовых элементов n-МОП логики.
49	Схемотехника базовых элементов логики с инжекционным питанием.
50	Схемотехника базовых элементов КМОП логики.
51	Схемотехника базовых элементов MeП логики.
52	Схемотехника базовых элементов ТТЛ малой степени интеграции
53	Схемотехника базовых элементов p-МОП логики.
54	Структура и принцип действия приборов с зарядовой связью.
55	Структура и принцип действия приборов на поверхностных акустических волнах.
56	Структура и принцип действия приборов на цилиндрических магнитных доменах
57	Функциональные схемы и классификация микросхем памяти.
58	Ячейки микросхем памяти динамического типа (ОЗУ, ПЗУ).
59	Ячейки микросхем памяти статического типа (СОЗУ) на биполярных транзисторах.
60	Ячейки микросхем памяти статического типа (СОЗУ) на полевых транзисторах.

7.3.2. Критерии и нормы оценки

Семестр	Форма проведения промежуточной аттестации	Критерии и нормы оценки	
6	Дифференцированный зачет	«отлично»	Студент набрал 85- 100 баллов по итогу изучения дисциплины в семестре.
		«хорошо»	Студент набрал 70- 84 баллов по итогу изучения дисциплины в семестре.
		«удовлетворительно»	Студент набрал 55- 69 баллов по итогу изучения дисциплины в семестре.
		«неудовлетворительно»	Студент набрал 0-54 баллов по итогу изучения дисциплины в семестре

8. Учебно-методическое и информационное обеспечение дисциплины

№ п/п	Авторы, составители	Заглавие (заголовок)	Тип (учебник, учебное пособие, учебно-методическое пособие, практикум, др.)	Год издания	Количество в научной библиотеке / Наименование ЭБС
1	Ефимов И.Е., Козырь И.Я.	Основы микроэлектроники	учебник	2022	ЭБС «Лань»
2	С. А. Микаева, А. Н. Брысин, Ю. А. Журавлева.	Электроника и схемотехника	учебное пособие	2023	ЭБС «ZNANIUM.CO M»

8.2. Дополнительная литература

№ п/п	Авторы, составители	Заглавие (заголовок)	Тип (учебник, учебное пособие, учебно-методическое пособие, практикум, др.)	Год издания	Количество в научной библиотеке / Наименование ЭБС
1	Смирнов Ю. А.	Основы микроэлектроники и микропроцессорной техники	учеб. пособие	2013	ЭБС «Лань»
2	А.А. Коваленко, М.Д. Петропавловский.	Основы микроэлектроники	учеб. пособие	2006	11
3	Аваев Н.А.: для радиотехн. спец. вузов / Н.А. Аваев, Ю.Е. Наумов, В.Т. Фролкин. - М.	Основы микроэлектроники	учеб. пособие	1981	70
4	Жданова Н.В	Микроэлектроника	лаб.практикум	2014	ЭБС «IPRbooks»
5	Титце У, Шенк К.	Полупроводниковая схемотехника. Том I	учеб. пособие	2019	ЭБС «IPRbooks»
6	Титце У, Шенк К.	Полупроводниковая схемотехника. Том II	учеб. пособие	2019	ЭБС «IPRbooks»

8.3. Перечень профессиональных баз данных и информационных справочных систем

- Журнал «Силовая электроника» [Электронный ресурс] : науч. журн. / — Электрон. журн. — Москва, Санкт-Петербург. — Режим доступа к журн.: <http://power-e.ru/>
- WebofScience[Электронный ресурс] : мультидисциплинарная реферативная база данных. — Philadelphia: ClarivateAnalytics, 2016– . — Режим доступа : apps.webofknowledge.com. — Загл. с экрана. — Яз. рус., англ.
- Scopus[Электронный ресурс] : реферативная база данных. — Netherlands: Elsevier, 2004– . — Режим доступа : scopus.com. — Загл. с экрана. — Яз. рус., англ.
- Elibrary[Электронный ресурс] : научная электронная библиотека. — Москва : НЭБ, 2000– . — Режим доступа : elibrary.ru. — Загл. с экрана. — Яз. рус., англ.

8.4. Перечень программного обеспечения

№ п/п	Наименование ПО	Реквизиты договора (дата, номер, срок действия)
1	Windows: WinPro 10 RUS Upgrd OLP NL Acdmc	договор № 757 от 04.07.2018, срок действия – бессрочно; контракт № 1653 от 14.12.2018, срок действия – бессрочно
2	Студенческая версия программы Micro-CAP 12	freeware, бессрочно
3	Программа Pclab2000	бессрочно
4	Office Standard: Office Stdandard 2013 Russian OLP NL AcademicEdition	договор № 690 от 19.05.2015, срок действия – бессрочно

8.5. Описание материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине

№ п/п	Наименование оборудованных учебных кабинетов, лабораторий, мастерских и др. объектов для проведения практических и лабораторных занятий, помещений для самостоятельной работы обучающихся (номер аудитории)	Перечень основного оборудования
1	Э-512 Лаборатория "Твердотельная электроника, электрические цепи и схемотехника". Учебная аудитория для проведения занятий семинарского типа. Учебная аудитория для курсового проектирования (выполнения курсовых работ). Учебная аудитория для проведения групповых и индивидуальных консультаций Учебная аудитория для проведения занятий текущего контроля и промежуточной аттестации.	Столы ученические двухместные , стулья, ПК, экран, проектор, модернизированный стенд «Луч 87», стенды лабораторные МКС-51п/а 503, мониторы Samsung740N , мониторы LG Flartron, монитор Samsung 763mb, монитор Samsung 750S, системные блоки microtech , осциллограф С1-68, осциллограф С1-118, жалюзи.
2	Э-514 Лаборатория "Промышленная электроника"	Столы-стенды лабораторные , стол преподавательский, стулья с пюпитрами, стулья ученические, доска аудиторная, осциллографС1-101 , осциллографС1-112, генераторГЗ-112/1 шт.генераторГЗ-112 , генераторГЗ-109, вольтметрД567 ,

№ п/п	Наименование оборудованных учебных кабинетов, лабораторий, мастерских и др. объектов для проведения практических и лабораторных занятий, помещений для самостоятельной работы обучающихся (номер аудитории)	Перечень основного оборудования
		мультиметр В7-35 лабораторный стенд ЭС16, стенды измерительные, универсальный лабораторный стенд
3	Э-511 Учебная аудитория для проведения занятий лекционного типа. Учебная аудитория для проведения занятий семинарского типа. Учебная аудитория для курсового проектирования (выполнения курсовых работ). Учебная аудитория для проведения групповых и индивидуальных консультаций. Учебная аудитория для проведения занятий текущего контроля и промежуточной аттестации.	Столы ученические двухместные (моноблок) , столы ученические трехместные (моноблок) стол преподавательский, стул преподавательский, доска аудиторная (меловая)
4	Г-401 Помещение для самостоятельной работы обучающихся	Столы, стулья, компьютеры